

Eingebettete Systeme

Prof. Dr. rer. nat. Peter Gerwinski

8. Mai 2025

Eingebettete Systeme

<https://gitlab.cvh-server.de/pgerwinski/es>

- 1 Einführung
- 2 Hardwarenahe Programmierung
- 3 Einführung in Unix
- 4 TCP/IP in der Praxis
- 5 Bus-Systeme
 - 5.1 Was sind Bus-Systeme?
 - 5.2 RS-232
 - 5.3 I²C (TWI)
 - 5.4 SPI
 - 5.5 PWM
 - 5.6 Sonstiges

...

2 Hardwarenahe Programmierung

- :) Übungsaufgaben 1, 17. 10. 2024:
Schaltjahr ermitteln, Multiplikationstabelle,
Fibonacci-Zahlen, fehlerhaftes Programm
- :) Übungsaufgaben 5, 21. 11. 2024:
Zahlensysteme, Mikrocontroller, LED-Blinkmuster
- Übungsaufgabe 8.1, 12. 12. 2024:
Trickprogrammierung
- Übungsaufgabe 10.1, 9. 1. 2025:
Personen-Datenbank

5 Bus-Systeme

5.1 Was sind Bus-Systeme?

Ein Bus ist ein System zur Datenübertragung zwischen mehreren Teilnehmern über einen gemeinsamen Übertragungsweg. Findet eine Datenübertragung zwischen zwei Teilnehmern statt, so müssen die übrigen Teilnehmer schweigen, da sie sich sonst gegenseitig stören würden. Umgangssprachlich werden mitunter – oft aus historischen Gründen – auch Datenübertragungssysteme als „Bus“ bezeichnet, die technisch eigentlich eine andere Topologie besitzen.

[https://de.wikipedia.org/wiki/Bus_\(Datenverarbeitung\)](https://de.wikipedia.org/wiki/Bus_(Datenverarbeitung))

Beispiele:

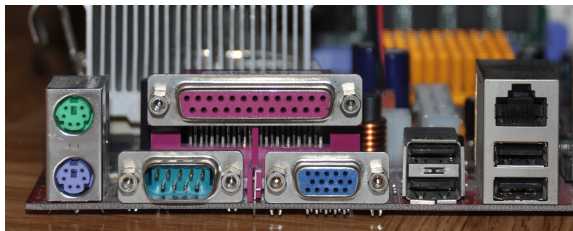
- Computer kommuniziert mit Peripherie
- Computer kommunizieren (direkt) miteinander
- Prozessor kommuniziert mit externem Speicher
- Teile eines Prozessors kommunizieren miteinander

5 Bus-Systeme

5.1 Was sind Bus-Systeme?

Standard-Personal-Computer:

- Einsteckkarten: PCI (und Vorgänger)
- Festplatten: SATA (und Vorgänger)
- USB, FireWire, ...
- Ethernet, CAN-Bus, ...
- WLAN, BlueTooth, IR, ...
- PS/2, RS-232, Centronics



5 Bus-Systeme

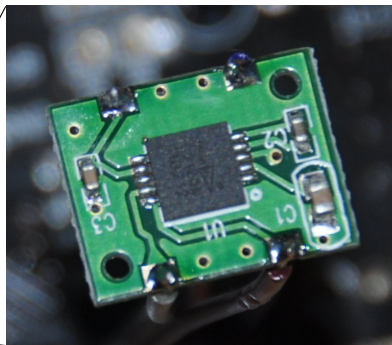
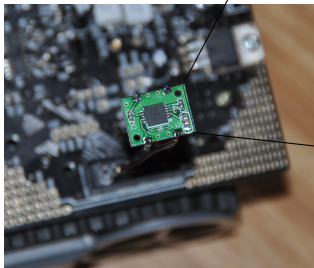
5.1 Was sind Bus-Systeme?

Standard-Personal-Computer:

- Einsteckkarten: PCI (und Vorgänger)
- Festplatten: SATA (und Vorgänger)
- USB, FireWire, ...
- Ethernet, CAN-Bus, ...
- WLAN, BlueTooth, IR, ...
- PS/2, RS-232, Centronics

Minimal-Hardware:

- RS-232
- I²C (TWI)
- SPI



5 Bus-Systeme

5.1 Was sind Bus-Systeme?

<i>seriell</i>	jedes Bit einzeln übertragen
<i>parallel</i>	mehrere Bits gleichzeitig
<i>synchron</i>	Abgleich über Steuerleitung: <i>Takt</i>
<i>asynchron</i>	Abgleich über Zeitvereinbarungen
<i>Punkt-zu-Punkt</i>	genau zwei Teilnehmer
<i>busfähig</i>	mehrere Teilnehmer, mit <i>Adressierung</i>

- I²C: seriell, synchron, mit Adressierung
- RS-232: seriell, asynchron, Punkt-zu-Punkt
- RS-485, USB, CAN: seriell, asynchron, mit Adressierung
- SPI: seriell, synchron, Punkt-zu-Punkt oder mit Adressierung

5 Bus-Systeme

5.2 RS-232

seriell

- *TX*: 1 Leitung für Daten
- *RX*: ggf. 1 Leitung für Daten in der anderen Richtung
- *GND*: gemeinsame *Masse*
- evtl. zusätzliche Steuerleitungen

asynchron

- *keine* Taktleitung für Abgleich, wann Daten anliegen
- Stattdessen: Abgleich über Zeitvereinbarungen

→ Jeder Teilnehmer braucht eine eigene Zeitbasis.

Punkt-zu-Punkt

- nur 2 Teilnehmer vorgesehen

5.2 RS-232

Synchronisation

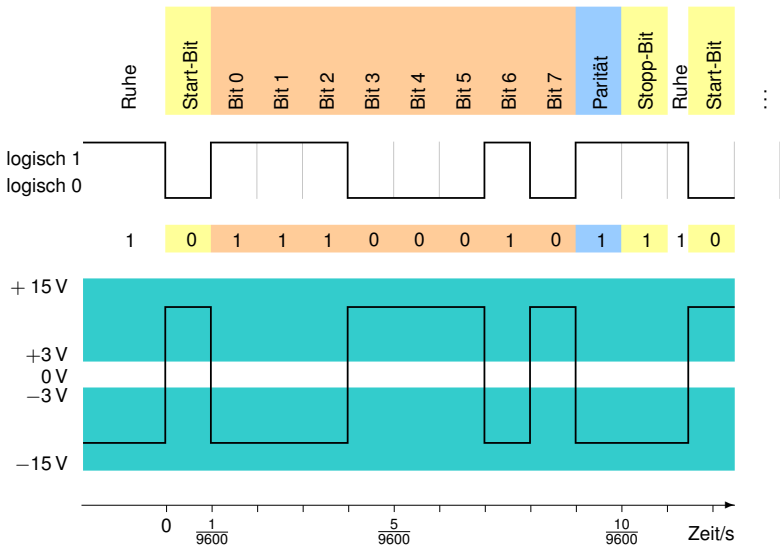
Daten

Check

9600 Baud, 8 Daten-Bits, ungerade Parität, 1 Stopp-Bit

Beispiel-Daten: ASCII „G“ = 71 = 0100 0111 binär

Übertragung der Daten von rechts (Bit 0) nach links (Bit 7)



5.3 I²C (TWI)

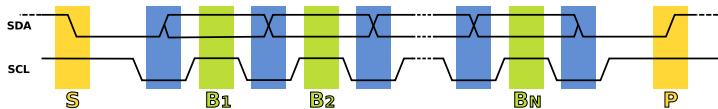
I²C = Inter-IC; TWI = Two-Wire-Interface

seriell

- *SDA*: 1 Leitung für Daten (in beiden Richtungen)
- *SCL*: Taktleitung (Clock)
- *GND*: gemeinsame Masse
- evtl. *VCC*: Stromversorgung für Peripheriegerät

synchron

- Abgleich über Taktleitung



busfähig

- *Controller* (früher: *Master*) initiiert Kommunikation und steuert Taktleitung
- *Target* (früher: *Slave*) liest Taktleitung, liest und schreibt Daten
- erstes gesendetes Byte: *Adresse* des Teilnehmers
- 2 Adressen pro Teilnehmer: Lesen/Schreiben